ELECTRONIC APPARATUS

Patent number:

JP8148842

Publication date:

1996-06-07

Inventor:

KOBAYASHI TOSHIKI

Applicant:

NIPPON DENSO CO

Classification:

international:

H05K5/00; B60R16/02; H05K3/28

- european:

Application number: Priority number(s):

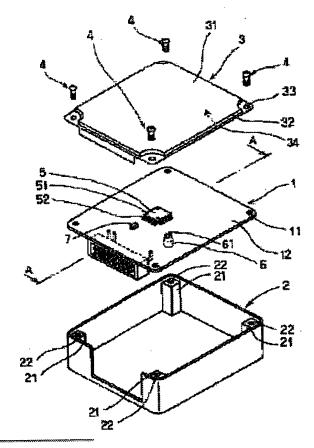
JP19940283164 19941117

JP19940283164 19941117

Report a data error here

Abstract of JP8148842

PURPOSE: To realize protection of electric shorting without increasing cost, by mounting an element molded in resin having electric insulation on an element upper surface, on a solder surface having a solder part and a pattern, on the printed board cover surface side in a vehicle control equipment, by the external force applied to the vehicle control equipment cover. CONSTITUTION: A printed board 1 which mounts an element 5 molded in resin having electric insulation on an element upper surface, on the cover surface side solder surface 12 is packaged by a case 2 and a cover 3 formed of conductive metal, by using screws 4.



Data supplied from the esp@cenet database - Worldwide

Best Available Copy

(19)日本国特新庁 (JP) (12) 公開特許公報 (A)

FΙ

(11)特許出願公開番号

特開平8-148842

(43)公開日 平成8年(1996)6月7日

(51) IntCl.6

識別記号

庁内整理番号

技術表示箇所

H05K 5/00

A 7301-4E

B60R 16/02

610 A 8408-3D

H05K 3/28

G

審査請求 未請求 請求項の数2 OL (全 3 頁)

(21) 出願番号

特顯平6-283164

(22) 出願日

平成6年(1994)11月17日

(71) 出願人 000004260

日本電装株式会社

愛知県刈谷市昭和町1丁目1番地

(72) 発明者 小林 俊樹

爱知県刈谷市昭和町1丁目1番地 日本電

装株式会社内

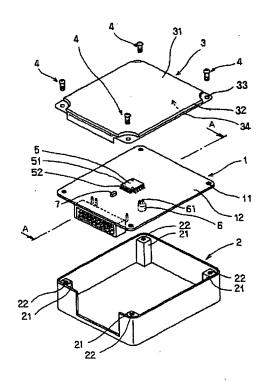
(74)代理人 弁理士 碓氷 裕彦

(54) 【発明の名称】 電子機器

(57)【要約】

【目的】 車両制御装置カバーに印加される外力により 車両制御装置内のプリント基板カバー面側で半田部、パ ターンのある半田面に素子上面に電気的絶縁性を有する 樹脂にモールドされた素子を実装することにより、コス トアップすることなく、電気的ショートの保護を実現す る。

【構成】 導電性金属により形成されたケース2とカバ - 3によりカバー面側半田面12に素子上面に電気的絶 縁性を有する樹脂にモールドされた素子5を実装したプ リント基板1をネジ4を用いてパッケージされる。



Best Available Copy

10

20

1

【特許請求の範囲】

【請求項1】 複数の電子回路部品が実装されるとともに、導電部材が露出した面を有するプリント基板と、前記プリント基板が収容されるケースと、少なくとも前記プリント基板の導電部材が露出した面に対向する部分が導電部材で形成されるカバーとを備えた電子機器において、

前記カバーと対向する前記プリント基板導電部材露出面に、前記複数の電子回路部品に包含されるとともに前記カバー最近接部が絶縁部材にて形成された絶縁電子回路部品を実装したことを特徴とする電子機器。

【請求項2】 前記絶縁電子回路部品と前記カバーとを接触させることを特徴とする請求項1記載の電子機器。

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は特に、車両用エンジンを制御し、複数の電子素子が実装されたプリント基板と、前記プリント基板を収容する導電部材で形成されるケースと、前記ケースの上下開口部を覆うカバーとを備えた電子制御装置(以下ECUと記す)に関するものである。

[0002]

【従来の技術】前記ECUは複数の電子回路部品が両面に実装されたプリント基板と、このプリント基板を包囲、保持するケースと、前記ケースの上下開口部を覆う金属製のカバーとからなっているが、前記ECUでは何らかの外力が前記カバーに印加され、前記カバーは前記ECU内部に向かって変形した場合、前記カバーが前記プリント基板の導電部材あるいは素子リードの半田付け部と電気的に接触し、回路ショートに至り、前記ECUの致命的な破壊となる。

【0003】このため、従来では前記カバー内側の絶縁フィルムの貼り付け、または、樹脂等で形成された絶縁性のスペーサをプリント基板に付設するといった電気的 絶縁部品を採用している。

[0004]

【発明が解決しようとする課題】上記ECU構成では絶縁部品が必要であるため、部品点数の増加による組み付け手番の増加、コストアップ、また、回路設計、プリント基板設計する上での部品選択、部品実装位置に制約を与えることになる。本発明は、上記のような事情に鑑みてなされたものであり、前記カバーに外力が印加された時、電気的絶縁を保ちながら、部品点数を削減し、組み付け手番の削減及びコストダウンを目的とする。

[0005]

【課題を解決するための手段】本発明は、前記問題点を解決するために、複数の電子回路部品が実装されるとともに、導電部材が露出した面を有するプリント基板と、前記プリント基板が収容されるケースと、少なくとも前記プリント基板の導電部材が露出した面に対向する部分

が導電部材で形成されるカバーとを備えた電子機器において、前記カバーと対向する前記プリント基板導電部材 露出面に、前記複数の電子回路部品に包含されるととも に前記カバー最近接部が絶縁部材にて形成された絶縁電 子回路部品を実装したことを特徴とする電子機器を提供

するものである。 【0006】また、絶縁電子回路部品と、前記ケースと

[0007]

は接触させてもよい。

【作用及び発明の効果】本発明は、前記カバーと対向する前記プリント基板導電部材露出面に前記カバー最近接部が絶縁部材にて形成された絶縁電子回路部品を実装することで、前記カバーに外力が印加されても絶縁電子回路部品の絶縁部材にカバーの導電部材が接触して、カバーとプリント基板との間の絶縁が保たれるため、部品点数の削減及びコストダウンを実現した上で、前記外力が前記ケースに印加された時においても、電気的ショートが回避できる効果がある。

[8000]

【実施例】以下、本発明を適用した前記カバーと対向する前記プリント基板の導電部材露出面に前記カバー最近接部が絶縁部材にて形成された絶縁電子回路部品を実装した時の一実施例を図面を用いて説明する。図1、図2は本発明のECUの構成を示しており、その構成は両面に電子回路部品5、6、7を搭載したプリント基板1と、このプリント基板1を密閉して包囲、保持するケース2と、この開口部を覆う鉄、アルミ等の金属製カバー3とから成る。

【0009】ケース2は図1に示すように例えば、アルミニウムのダイカスト鋳造により成形された片側開口の四角箱であって、ケース2の片側開口面側内壁面の複数箇所には内側へ張り出して形成されたプリント基板1を固定するための棚部21と、プリント基板1及びカバー3締め付け用雌ネジ部22が形成されている。プリント基板1は電子回路部品5、6、7を搭載するとともに、ケース2の雌ネジ部22に対応した位置にケース2との締め付け用の複数の締め付け用穴部11が形成されており、ネジ4により棚部21に締め付けられる。

【0010】カバー3は全周にわたり形成された絞り部32と、ケース2の雌ネジ部22に対応したケース2との締め付け用の複数の締め付け用穴部33とからなり、プレス等により一体形成される。本実施例では、プリント基板1のカバー3側の面(以下半田面12と記す)に素子リード52が電気的絶縁性がある樹脂によりモールドされている素子の上面部51の高さよりも低い位置からでている絶縁電子回路部品をなすQFP素子5を配置する。以上のような構成とすることにより、カバー3に外力が印加され変形しても絶縁電子回路部品の絶縁部材にカバー3が接触する。これによりプリント基板1上に50実装された電子回路部品6のリード半田付け部61、チ

Best Available Cop.

3

ップ素子としての電子回路部品7の半田付け部といったプリント基板1のカバー側に露出した導電部材と、カバー3の導電部材との間の絶縁が保たれるため、部品点数の削減及びコストダウンを実現した上で、電気的ショートが回避できる尚、上記絶縁電子回路部品は前記素子リード52が電気的絶縁性がある樹脂によりモールドされている素子の上面部の高さよりも低い位置からでている電子素子であり、外力によるカバー3の変形時にプリント基板1に露出した導電部材とカバー3の導電部材との間の絶縁を保つものであればよく、トランジスタ等の電子素子を配置した場合や、複数の絶縁電子回路部品を配置した場でも同様の効果が得られる。また、素子の放熱効果向上を図る為、図3に示すようにカバー3の裏主面

34と前記素子リード52が電気的絶縁性がある樹脂51によりモールドされている素子5の上面部とは接触させてもよい。

【図面の簡単な説明】

【図1】本発明の一実施例を示す分解斜視図である。

【図2】図1のA-A断面図である。

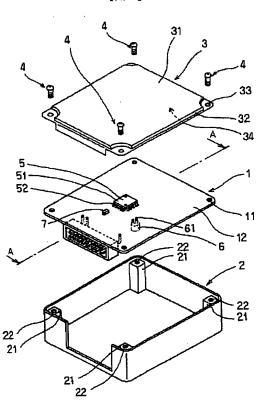
【図3】本発明の他の実施例を示す断面図である。

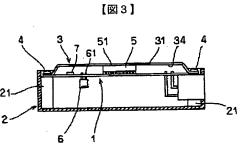
【符号の説明】

1 プリント基板

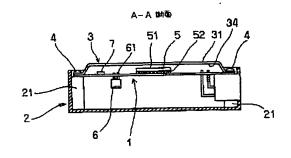
- 2 ECUケース
 - 3 ECUカバー
 - 5 QFP素子

【図1】





【図2】



Best Available Copy